



Europäisches Patentamt
European Patent Office
Office européen des brevets

Veröffentlichungsnummer:

0 048 869
A2

EUROPÄISCHE PATENTANMELDUNG

Anmeldenummer: 81107161.2

Int. Cl.: G 06 F 15/16, G 06 F 3/04

Anmeldetag: 10.09.81

Priorität: 30.09.80 DE 3036911

Anmelder: SIEMENS AKTIENGESELLSCHAFT Berlin
und München, Postfach 22 02 61,
D-8000 München 22 (DE)

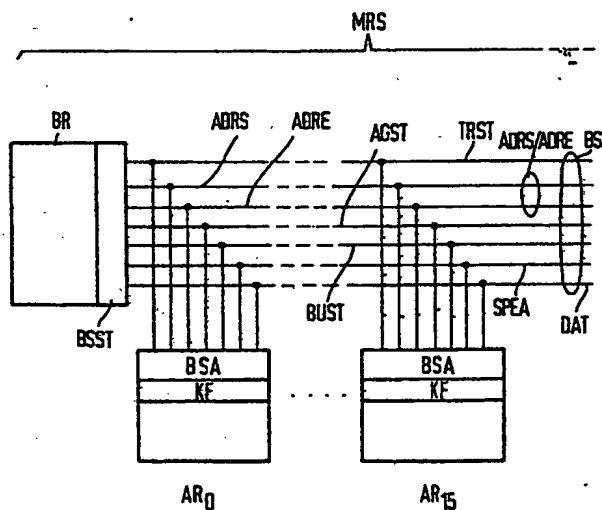
Veröffentlichungstag der Anmeldung: 07.04.82
Patentblatt 82/14

Erfinder: Sauer, Anton, Dipl.-Ing., Tristanstrasse 14,
D-8034 Germering (DE)
Erfinder: Thinschmidt, Hans, Ing. grad.,
Kreuzlingerstrasse 52 C, D-8034 Germering (DE)

Benannte Vertragsstaaten: BE FR GB IT NL SE

Mehrrechnersystem, insbesondere mit einer Vielzahl von Mikrorechnern.

Ein Mehrrechnersystem, insbesondere mit einer Vielzahl von Mikrorechnern, bei dem ein zentraler Betriebsrechner vorgesehen ist, der außer den Funktionen «Wartung» und «Diagnose» auch die Funktion «Steuerung der Kommunikation zwischen den Arbeitsrechnern» erfüllt. Der Betriebsrechner hat direkten Zugriff zu den Speichern der einzelnen Arbeitsrechner. Durch eine «Ablaufsteuerung im Signal/Quittungsspiel zwischen dem Betriebsrechner und den Arbeitsrechnern» ergibt sich eine wesentliche Zeiteinsparung gegenüber bekannten starr taktgesteuerten Systemen.



SIEMENS AKTIENGESELLSCHAFT
Berlin und München

Unser Zeichen
VPA

80 P 7171 E

Mehrrechnersystem, insbesondere mit einer Vielzahl von

5. Mikrorechnern

Die vorliegende Erfindung bezieht sich auf ein Mehrrechner-
system, insbesondere mit einer Vielzahl von Mikrorechnern,
bei dem ein alle Rechner verbindendes Busleitungssystem vor-
10 gesehen ist und das eine zentrale, an dieses Busleitungssy-
stem angeschlossene Einheit hat, mittels derer alle Rechner
betreffende Funktionen ausgeführt werden können.

In Mehrrechnersystemen treten verschiedene Problemkreise auf,
15 deren Ursache im Verbundbetrieb der Systemkomponenten liegt.
Die einzelnen Probleme betreffen die Kommunikation, den Be-
trieb, die Diagnose und Wartung eines Mehrrechnersystems.

Innerhalb des Problemkreises Kommunikation sind folgende
20 Punkte zu beachten:

- Abwicklung des Verbindungsaufbaues zwischen den Rechnern
- Steuerung des Datenaustausches zwischen den Rechnern
- Durchführung der beiden Funktionen mit optimaler Geschwindigkeit ohne Zwischenspeicherung
- Sichere Abwicklung des Verkehrs durch quittungsge-

steuerten Datenaustausch

- Gleichzeitiger Datenaustausch zwischen minimal zwei Rechnern und maximal allen Rechnern des Systems.

5 Zur Steuerung des Betriebsablaufes eines Mehrrechnersystems gehören:

- Auswahl des Zielrechners nach der gewünschten Funktion.
- 10 - Zwischenspeicherung von Nachrichten bei belegtem Zielrechner.
- Auftragsverwaltung
- Warteschlangenverwaltung
- 15 - Dynamische Änderung von Prioritäten und Aktivitäten in den einzelnen Rechnern abhängig vom Betriebsablauf
- Führen und Auswerten von Statistiken bezüglich des Betriebsablaufes.

20 Da Mehrrechnersysteme hardwareredundant sind, kann in der Regel auch weitergearbeitet werden, wenn Einzelkomponenten ausfallen. Dazu ist eine Diagnose des Systemzustandes während des Betriebs nötig. Im Fehlerfall muß dann eine Ersatzschaltung durchgeführt werden. Im Wartungszustand muß ein
25 definierter Zugang zum System möglich sein, um gezielt Wartungsmaßnahmen zu starten.

Durch die Übernahme dieser zentral abzuwickelnden Problemkreise durch ein zentrales Glied, den Betriebs-Rechner, werden
30 den die anderen Rechner des Verbundes entlastet und eine optimale Gesamtkoordination gewährleistet.

Alle genannten Funktionen (Kommunikation, Betrieb, Diagnose und Wartung) können ausschließlich durch Hardware und Firmware
35 abgewickelt werden, wenn der Betriebs-Rechner mikroprogrammiert (Firmware) ist. Durch zusätzliche Realisierung von Steuerabläufen mit Software kann der Betriebs-Rechner dann

dynamisch an die jeweiligen Betriebsgegebenheiten des Verbundes angepaßt werden.

Die angesprochenen Probleme wurden bisher durch für jeden
5 Einzelfall zugeschnittene Verfahren und Realisierungen gelöst. Die Steuerung der Kommunikation erfolgt dort z. B. über common memory, vergl. beispielsweise Nilsson, S.A. "M3R- Ein modulares Mehrrechnersystem mit Restverfügbarkeit und Prozeßsicherungsstruktur", Elektronische Rechenanlagen 20
10 (1978) 3, S. 115-123 oder Swan, R.J., Fuller, S.H., Sieworek, D.P.: "Cm* - A Modular Multimicroprocessor", AFIPS Conf. Proc. Vol. 46, NCC (1977), S. 637 - 644, über Zeitschlitz in einem synchronen Bussystem vergl. beispielsweise Arkat, S. u. a.: "Teilnehmerstation in einem dienstintegrierten di-
15 gitalen Nachrichtennetz", Nachrichtentechnische Zeitschrift 32 (1979) 8, S. 560 - 565 oder über Busarbiter vergl. beispielsweise Barthmaier, J.: "Intel Multibus Interfacing", Intel-Application Note AP-28 A, 1979. Ein eigenes System vergl. beispielsweise Bretschneider, G.u.a.: "Mehrbenutzer-
20 Mehrprozessorsystem", DT-OS 2 644 188 oder Bellm, H. und Thinschmidt, H.: "Ein Multi-Mikrocomputersystem am Arbeitsplatz" (Teil 2: Busstrukturen für Mehrrechnersysteme), Elektronik 28 (1979) 20, S. 73 - 77 erfüllt auch bereits Funktionen der Betriebsablaufsteuerung, wobei allerdings Kommunikations- und Betriebsfunktion Einschränkungen unterliegen.
25 Für Diagnose- und Wartung ist in Mehrrechnersystemen meist ein eigener Rechner vorgesehen.

Der vorliegenden Erfindung liegt die Aufgabe zugrunde, ein
30 Mehrrechnersystem zu schaffen, bei dem ein Betriebsrechner derart ausgebildet und mit dem Busleitungssystem des eigentlichen Mehrrechnersystems zusammengeschaltet ist, daß sowohl die Diagnose und Wartung als auch die Betriebssteuerung und die Kommunikation zwischen den Einzelrechnern optimal durch-
35 geführt werden können, wobei ein verhältnismäßig einfacher und übersichtlicher Systemaufbau erhalten bleiben soll. Der Betriebsrechner soll außerdem in der Lage sein, Aufgaben op-

timal auf die einzelnen Rechner zu verteilen, Änderungen in der Prioritätsrangfolge im Interesse eines geringstmöglichen Verarbeitungszeitaufwandes und im Interesse der Dringlichkeit von Vorgängen vorzunehmen und ggf. nicht zeitrichtig absetzbare Daten im Interesse einer Entlastung der Einzelrechner in seinem eigenen Speicher zwischenspeichern.

Weitere Aufgaben gehen aus der im folgenden gegebenen Beschreibung der Erfindung hervor.

10

Die der Erfindung zugrundeliegende Aufgabe wird durch ein Mehrrechnersystem, insbesondere mit einer Vielzahl von Mikrorechnern, gelöst, bei dem ein alle Rechner verbindendes Busleitungssystem vorgesehen ist und das eine zentrale, an dieses Busleitungssystem angeschlossene Einheit hat, mittels derer alle Rechner betreffende Funktionen ausgeführt werden können.

Das erfindungsgemäße Mehrrechnersystem ist dadurch gekennzeichnet, daß die zentrale Einheit die Aufgabe eines Betriebsrechners hat, wobei der Betriebsrechner neben der an sich bekannten zentralen Funktion einer Wartung bzw. Diagnose des gesamten Mehrrechnersystems auch eine zentrale Funktion erfüllt, die die Steuerung einer Kommunikation zwischen den Rechnern betrifft, daß das Busleitungssystem außer der an sich für ein derartiges Busleitungssystem bekannten Adreßleitung, einer Datenleitung und einer Bussteuerleitung weitere Leitungen, nämlich eine Transfersteuerleitung, eine Adreßgebersteuerleitung und eine Zugriffssignalleitung hat, daß der Betriebsrechner zur Durchführung der Kommunikation eine Liste führt, die der Betriebsrechner unter anderem auch dazu verwendet, eine von einem Rechner nicht lösbare Aufgabe einem anderen Rechner zu übertragen, und daß die Rechner jeweils ein Kommunikationsfeld haben.

35

Die Erfindung bietet den Vorteil, daß ein Mehrrechnersystem zur Verfügung steht, das Diagnose, Wartung, Betriebssteuerung

und Kommunikation zwischen den Einzelrechnern bei gleichzeitig besonders einfachem und übersichtlichem Systemaufbau optimal durchführen kann.

5 Vorteilhafte Weiterbildungen der Erfindung sind durch die in den Unteransprüchen angegebenen Merkmale gekennzeichnet.

Im folgenden wird die Erfindung an Hand mehrerer, Ausführungsbeispiele für die Erfindung betreffender Figuren im einzelnen erläutert.

Fig. 1 zeigt ein Blockschaltbild eines bevorzugten Ausführungsbeispiels für das erfindungsgemäße Mehrrechnersystem MRS mit einem Betriebsrechner BR, mehreren Arbeitsrechnern $AR_0 \dots AR_{15}$ und einem alle Rechner miteinander verbindenden Busleitungssystem BS.

Fig. 2 zeigt ein Flußdiagramm für ein bevorzugtes Ausführungsbeispiel für einen Datentransfer zwischen zwei Rechnern.

Wie erläutert, zeigt Fig. 1 für ein bevorzugtes Ausführungsbeispiel für die Erfindung ein Blockschaltbild der wesentlichen Komponenten des Mehrrechnersystems MRS. Die einzelnen Rechner des Mehrrechnersystems MRS sind über ein Busleitungssystem BS - im folgenden auch Transferbus genannt - miteinander verbunden. Die Abwicklung der eingangs genannten Funktionen (Kommunikation, Betrieb, Diagnose und Wartung) wird von dem Betriebsrechner BR durchgeführt. Der Transferbus ist dafür die physikalische Grundlage. In dem gezeigten Ausführungsbeispiel sind bis zu 16 Arbeitsrechner AR, nämlich $AR_0 \dots AR_{15}$, angeschlossen. Diese Zahl kann jedoch erhöht werden, wenn die Adreßleitungen für "Senderechner" und "Empfangsrechner" erweitert werden und die Identifikation der Arbeitsrechner AR codiert wird.

Der Betriebsrechner BR ist an den Transferbus mit einer Bus-

steuerung BSST, die Arbeitsrechner $AR_0 \dots AR_{15}$ sind jeweils mit einer ihnen individuell zugeordneten Busanpassung BSA angeschlossen. Die Begriffe "Senderechner" bzw. "Empfangsrechner" beschreiben im folgenden den jeweiligen Betriebszustand der Rechner während einer Kommunikation zwischen diesen Rechnern. Die Kommunikation der einzelnen Rechnern erfolgt jeweils über ein Kommunikationsfeld KF in jedem Arbeitsrechner AR. Das Kommunikationsfeld KF ist ein definierter Bereich im Schreib-/Lesespeicher, der die für den Datentransfer erforderlichen Versorgungsparameter enthält. Der Betriebsrechner BR kennt die Anfangsadressen der Kommunikationsfelder KF in den Arbeitsrechner AR.

Der Betriebsrechner BR hat neben der an sich bekannten zentralen Funktion einer Wartung bzw. Diagnose des gesamten Mehrrechnersystems MRS auch eine zentrale Funktion, die die Steuerung der Kommunikation zwischen den Rechnern, nämlich den Arbeitsrechnern AR, betrifft. Das Busleitungssystem BS hat außer der an sich für ein derartiges Busleitungssystem BS bekannten Adreßleitung ADRS/ADRE, einer Datenleitung DAT und einer Bussteuerleitung BUST weitere Leitungen, nämlich eine Transfersteuerleitung TRST, eine Adreßgebersteuerleitung AGST und einer Zugriffssignalleitung SPEA. Der Betriebsrechner BR führt zur Durchführung der Kommunikation eine Liste, die er u. a. auch dazu verwendet, eine von einem Rechner, z.B. AR_0 , nicht lösbare Aufgabe einem anderen Rechner, z. B. AR_{15} , zu übertragen.

Die Liste enthält eine Information darüber, welche Aufgabe oder welche Aufgaben von welchem Rechner oder welchen Arbeitsrechnern AR gelöst werden kann bzw. gelöst werden können. In der Liste ist außerdem eine Information enthalten, die Auskunft über den jeweiligen Frei-/Besetztzustand jedes der Arbeitsrechner AR gibt. Der jeweilige Frei-/Besetztzustand jedes der Arbeitsrechner AR wird jeweils bei Bedarf durch den Betriebsrechner BR abgefragt. Außerdem enthält die Liste eine Infor-

mation zur Umwertung der Kennung eines Arbeitsrechners AR in dessen Adresse und außerdem eine Information über die Anfangsadresse des Kommunikationsfeldes KF des betreffenden Arbeitsrechners AR.

5

Das Kommunikationsfeld KF kann einen beliebigen Aufbau haben. Es weist vorzugsweise ein vorbestimmtes, festes Format auf. In dem Kommunikationsfeld KF ist u. a. eine Angabe darüber enthalten, wie lang das zu transferierende Datenfeld ist.

10

Der Betriebsrechner BR liest bei einer Anforderung durch einen Arbeitsrechner AR aufgrund der Information der Liste den Inhalt des Kommunikationsfeldes KF des betreffenden anfor-

15 grund der Information der Liste und der Information des betreffenden Kommunikationsfeldes KF eine Entscheidung darüber, ob die der Anfrage zugrundeliegende Aufgabe unmittelbar an einen weiteren Arbeitsrechner AR übertragen werden kann oder ob die betreffenden Daten zwischengespeichert werden müssen.

20 Die Entscheidung darüber, ob die betreffende Aufgabe unmittelbar an einen diese Aufgabe betreffenden Arbeitsrechner AR übertragen wird oder ob die betreffenden Daten in dem Betriebsrechner BR zwischengespeichert werden, wird von der Art der Aufgabe abhängig gemacht. Diese Entscheidung kann

25 auch von dem Anwendungsfall für das gesamte Mehrrechnersystem MRS abhängig gemacht werden. Sie kann erfindungsgemäß auch von dem Prioritätsrang der betreffenden Aufgabe abhängig gemacht werden. Schließlich kann die Entscheidung darüber, ob die betreffende Aufgabe unmittelbar auf den diese Aufgabe be-

30 treffenden Arbeitsrechner AR übertragen werden soll oder ob die betreffenden Daten in dem Betriebsrechner BR zwischengespeichert werden sollen, gemäß einer Weiterbildung der Erfindung auch davon abhängig gemacht werden, ob bereits Daten für zuvor gemeldete Aufgaben zwischengespeichert sind und ob noch

35 Speicherplatz zur Verfügung steht, um die betreffende Aufgabe noch durch den Betriebsrechner BR annehmen zu können.

Eine andere Weiterbildung der Erfindung sieht vor, daß eine bereits bestehende Prioritätenfolge für die Aufgabenverteilung durch eine neu auftretende Aufgabe aufgrund des Prioritätsranges dieser Aufgabe innerhalb des Betriebsrechners BR
5 geändert wird.

Wie Fig. 1 zeigt, ist die Adreßleitung ADRS/ADRE in eine Senderechner-Adreßleitung ADRS und eine Empfangsrechner-Adreßleitung ADRE unterteilt, über welche Adreßleitungen die je-
10 weils an einer Kommunikation bzw. einem Datentransfer beteiligten Rechner aufrufbar sind.

Über die Transfersteuerleitung TRST wird die jeweilige Betriebsbereitschaft eines als Senderechner arbeitenden Arbeitsrechners, z. B. AR_0 , und eines als Empfangsrechner arbeitenden Arbeitsrechners, z. B. AR_{15} , gleichzeitig abgefragt. Außerdem kann über die Transfersteuerleitung TRST ein Interrupt-Signal von dem Betriebsrechner BR zu einem Arbeitsrechner AR oder umgekehrt übertragen werden. Die Adreßgebersteuerleitung AGST ist dafür vorgesehen, ein Umschalt-Signal beim
20 Laden eines Adreßgebers AG innerhalb des Arbeitsrechners AR zu diesem Arbeitsrechner AR zu übertragen. Der Adreßgeber AG wird während eines Datentransfers inkrementiert. Über die Zugriffssignalleitung SPEA werden Zugriffssignale zum Zweck
25 eines freizügigen Zugriffs zu dem Speicher eines beliebigen Arbeitsrechners AR übertragen.

Vorteilhafterweise ist vorgesehen, daß jeweils für den Datentransfer zwischen zwei Arbeitsrechnern, z. B. AR_0 und AR_{15} ,
30 von einem Quittungssignal für ein gesendetes Anreizsignal ein folgendes Anreizsignal abgeleitet wird. Durch dieses als "Ablaufsteuerung" bekannte Verfahren ist ein vorteilhafter Zeitgewinn zu erreichen, da zeitliche Toleranzen - wie bei starren Taktverfahren notwendig - nicht berücksichtigt werden
35 müssen.

Es ist ebenfalls vorgesehen, daß bei dem Datentransfer die

beiden jeweils betreffenden Speicher gleichzeitig angesteuert werden, wobei aus dem einen der beiden Speicher Daten gelesen und diese Daten in den anderen Speicher geschrieben werden, wozu aus dem Quittungssignal auf das Lesesignal ein
5 Schreibsignal abgeleitet wird.

Der Betriebsrechner BR hat mittels eines Betriebsartensignals in unterschiedlicher Weise einen unmittelbaren Zugriff zu dem Speicher eines Arbeitsrechners, z. B. AR_0 , zum Lesen bzw.
10 Schreiben, wobei der Betriebsrechner BR die Bedingungen des internen Bus der betreffenden Arbeitsrechners, z. B. AR_0 , erfüllt. Gemäß einer Weiterbildung der Erfindung ist vorgesehen, daß der Betriebsrechner BR den Speicher des betreffenden Arbeitsrechners, z. B. AR_0 , mit einem oder mehreren Be-
15 fehlszyklen auf die gleiche Weise anspricht, wie der Betriebsrechner BR seinen eigenen Speicher anspricht. Als Variante kann auch vorgesehen sein, daß der Betriebsrechner BR nicht mit einem oder mehreren Befehlszyklen, sondern mit einem oder mehreren Direkt-Speicher-Zugriffen (DMA-Zyklen) den
20 Speicher des betreffenden Arbeitsrechners, z. B. AR_0 , anspricht. Der Speicher des Betriebsrechners BR kann vorteilhafterweise während eines Datentransfers zwischen zwei Arbeitsrechnern, z. B. AR_0 und AR_{15} , alle Daten parallel zu dem Speicher des betreffenden empfangenden Arbeitsrechners, z. B.
25 AR_{15} , zum Zwecke einer Datensicherung aufnehmen.

Erfindungsgemäß ist vorgesehen, daß alle Arbeitsrechner AR_0 ... AR_{15} zeitlich unabhängig ein Anforderungssignal zum Zwecke eines Datentransfers an den Betriebsrechner BR senden können,
30 ohne daß der Betriebsablauf beeinträchtigt wird.

Wie bereits erläutert, zeigt Fig. 2 ein Flußdiagramm für einen Datentransfer bzw. einen Kommunikationszyklus zwischen zwei Rechnern. Bei "START" sendet der betreffende Arbeitsrechner AR ein Interrupt-Signal an den Betriebsrechner BR. Bei
35 "1" ruft der Betriebsrechner BR den Inhalt des Kommunikati-

onsfeldes KF ab und sichert das Kommunikationsfeld KF gegen eine Veränderung des Inhaltes. Bei "2" ermittelt der Betriebsrechner BR den die Aufgabe betreffenden Empfangsrechner. Der Betriebsrechner liest bei "3" den Inhalt des Kommunikationsfeldes KF dieses Empfangsrechners und sichert dieses Kommunikationsfeld KF gegen eine Veränderung seines Inhaltes. Bei der Entscheidungsraute "4" prüft der Betriebsrechner BR anschließend, ob der Transferauftrag unter den bestehenden Umständen durchführbar ist. Wenn der Transferauftrag durchführbar ist (Ausgang "J" von "4"), führt der Betriebsrechner BR bei "5" den Datentransfer mittels eines Direkt-Speicher-Zugriffs (DMA) durch und sendet ein entsprechendes Quittungssignal jeweils in das Kommunikationsfeld KF des Senderechners und des Empfangsrechners. Anschließend wird bei "7" durch den Betriebsrechner BR ein Interrupt-Signal sowohl an den Senderechner als auch an den Empfangsrechner gegeben. Dieser Vorgang setzt sofort auch dann ein, wenn bei der Entscheidungsraute "4" entschieden wurde, daß der Transferauftrag nicht durchführbar ist (Ausgang "N"). In diesem Falle schreibt der Betriebsrechner BR eine Meldung als Quittung in das Kommunikationsfeld KF des Senderechners, wahlweise auch in das Kommunikationsfeld KF des Empfangsrechners, und sendet anschließend bei "7" das Interrupt-Signal an den Senderechner und den Empfangsrechner, wie zuvor beschrieben.

25 Nachdem das Interrupt-Signal durch den Betriebsrechner BR abgegeben worden ist, bewerten sowohl der Senderechner als auch der Empfangsrechner bei "8" die jeweils empfangenen Quittungen und setzen die jeweils zuvor eingetretene Sperre in ihrem Kommunikationsfeld KF zurück. Der Betriebsrechner wartet bei 30 "9" auf eine Quittung des Senderechners und des Empfangsrechners als Signal für das eingetreten Aktivieren bei diesen Rechnern ab. Wenn diese Quittung jeweils eingetroffen ist, beendet der Betriebsrechner BR bei "STOP" den Zyklus.

35

Der Speicher des Betriebsrechners BR kann vorteilhafterweise

auch dazu benutzt werden, Daten von einem Senderechner für den Fall, daß der betreffende Empfangsrechner nicht empfangsbereit ist, vorübergehend zu speichern, um den Senderechner zu entlasten.

5

Erfindungsgemäß ist auch vorgesehen, daß der Betriebsrechner BR zur Erhöhung der Betriebssicherheit in an sich bekannter Weise gedoppelt ist.

- 10 Eine vorteilhafte Realisierung des Mehrrechnersystems MRS ergibt sich dadurch, daß die für die Kommunikation innerhalb des Mehrrechnersystems MRS erforderlichen Transistorfunktionen auf jeweils einem Chip, nämlich einem Chip eines ersten Typs für die Arbeitsrechner AR bzw. eines zweiten Typs für
15 den Betriebsrechner BR angeordnet sind.

Durch die zentrale Funktion des Betriebsrechners BR werden die Arbeitsrechner AR zeitlich entlastet, was in vielen Anwendungsfällen für ein derartiges Mehrrechnersystem MRS vorteilhaft sein kann. Außerdem kann sich eine vorteilhafte Einsparung an Speicherplatz in dem Betriebsrechner BR und eine wesentliche Zeitersparnis durch den erfindungsgemäß vorgesehenen direkten Zugriff des Betriebsrechners BR auf die Speicher der Arbeitsrechner AR ergeben.

26 Ansprüche

2 Figuren

Patentansprüche:

1. Mehrrechnersystem, insbesondere mit einer Vielzahl von Mikrorechnern, bei dem ein alle Rechner verbindendes Busleitungssystem vorgesehen ist und das eine zentrale, an dieses Busleitungssystem angeschlossene Einheit hat, mittels derer
5 alle Rechner betreffende Funktionen ausgeführt werden können, dadurch g e k e n n z e i c h n e t , daß die zentrale Einheit die Aufgabe eines Betriebsrechners (BR) hat, wobei der Betriebsrechner (BR) neben der an sich bekannten zentralen Funktion einer Wartung bzw. Diagnose des gesamten Mehrrech-
10 nersystems (MRS) auch eine zentrale Funktion erfüllt, die die Steuerung einer Kommunikation zwischen den Rechnern, nämlich Arbeitsrechnern (AR), betrifft, daß das Busleitungssystem (BS) außer der an sich für ein derartiges Busleitungssystem (BS) bekannten Adreßleitung (ADRS/ADRE), einer Daten-
15 leitung (DAT) und einer Bussteuerleitung (BUST) weitere Leitungen, nämlich eine Transfersteuerleitung (TRST), eine Adreßgebersteuerleitung (AGST) und eine Zugriffssignalleitung (SPEA) hat, daß der Betriebsrechner (BR) zur Durchführung der Kommunikation eine Liste führt, die der Betriebsrechner (BR) unter
20 anderem auch dazu verwendet, eine von einem Rechner (z.B. AR_0) nicht lösbare Aufgabe einem anderen Rechner (z.B. AR_{15}) zu übertragen, und daß die Rechner ($AR_0 \dots AR_{15}$) jeweils ein Kommunikationsfeld (KF) haben.
- 25 2. Mehrrechnersystem nach Anspruch 1, dadurch g e k e n n z e i c h n e t , daß die Liste eine Information darüber enthält, welche Aufgabe oder welche Aufgaben von welchem Rechner oder welchen Arbeitsrechnern (AR) gelöst werden kann bzw. können.
- 30 3. Mehrrechnersystem nach Anspruch 1 oder 2, dadurch g e k e n n z e i c h n e t , daß in der Liste eine Information enthalten ist, die Auskunft über den jeweiligen Frei-/Besetztzustand jedes der Arbeitsrechner (AR) gibt.

4. Mehrrechnersystem nach Anspruch 1 oder 2, dadurch gekennzeichnet, daß der jeweilige Frei-/Besetztzustand jedes der Arbeitsrechner (AR) jeweils bei Bedarf durch den Betriebsrechner (BR) abgefragt wird.

5

5. Mehrrechnersystem nach Anspruch 1 oder 2, dadurch gekennzeichnet, daß die Liste eine Information zur Umwertung der Kennung eines Arbeitsrechners (AR) in dessen Adresse und außerdem eine Information über die Anfangsadresse des Kommunikationsfeldes (KF) des betreffenden Arbeitsrechners (AR) enthält.

6. Mehrrechnersystem nach Anspruch 1 oder 5, dadurch gekennzeichnet, daß das Kommunikationsfeld (KF) einen beliebigen Aufbau haben kann und daß das Kommunikationsfeld (KF) ein vorbestimmtes, festes Format aufweist.

7. Mehrrechnersystem nach Anspruch 1 oder 6, dadurch gekennzeichnet, daß in dem Kommunikationsfeld (KF) unter anderem eine Angabe darüber enthalten ist, wie lang das zu transferierende Datenfeld ist.

8. Mehrrechnersystem nach Anspruch 1 oder 5, dadurch gekennzeichnet, daß der Betriebsrechner (BR) bei einer Anforderung durch einen Arbeitsrechner (AR) aufgrund der Information der Liste das Kommunikationsfeld (KF) des betreffenden anfordernden Arbeitsrechners (AR) einliest und anschließend aufgrund der Information der Liste und der Information des betreffenden Kommunikationsfeldes (KF) eine Entscheidung darüber trifft, ob die der Anfrage zugrundeliegende Aufgabe unmittelbar an einen weiteren Arbeitsrechner (AR) übertragen werden kann oder ob die betreffenden Daten zwischengespeichert werden müssen.

9. Mehrrechnersystem nach Anspruch 8, dadurch gekennzeichnet, daß die Entscheidung darüber, ob die betreffende Aufgabe unmittelbar an einen diese Aufgabe betreffenden

Arbeitsrechner (AR) übertragen wird oder ob die betreffenden Daten in dem Betriebsrechner (BR) zwischengespeichert werden, von der Art der Aufgabe abhängig gemacht wird.

5 10. Mehrrechnersystem nach Anspruch 8, dadurch g e k e n n -
z e i c h n e t , daß die Entscheidung darüber, ob die be-
treffende Aufgabe unmittelbar an einen diese Aufgabe betref-
fenden Arbeitsrechner (AR) übertragen wird oder ob die be-
treffenden Daten in dem Betriebsrechner (BR) zwischengespei-
10 chert werden, von dem Anwendungsfall für das gesamte Mehr-
rechnersystem (MRS) abhängig gemacht wird.

11. Mehrrechnersystem nach Anspruch 8, dadurch g e k e n n -
z e i c h n e t , daß die Entscheidung darüber, ob die be-
15 treffende Aufgabe unmittelbar auf den diese Aufgabe betref-
fenden Arbeitsrechner (AR) übertragen werden soll oder ob die
betreffenden Daten in dem Betriebsrechner (BR) zwischenge-
speichert werden sollen, von dem Prioritätsrang der betref-
fenden Aufgabe abhängig gemacht wird.

20

12. Mehrrechnersystem nach Anspruch 8, dadurch g e k e n n -
z e i c h n e t , daß die Entscheidung darüber, ob die be-
treffende Aufgabe unmittelbar auf den diese Aufgabe betref-
fenden Arbeitsrechner (AR) übertragen werden soll oder ob die
25 betreffenden Daten in dem Betriebsrechner (BR) zwischengespei-
chert werden sollen, davon abhängig gemacht wird, ob bereits
Daten für zuvor gemeldete Aufgaben zwischengespeichert sind
und ob noch Speicherplatz zur Verfügung steht, um die betref-
fende Aufgabe noch durch den Betriebsrechner (BR) annehmen
30 zu können.

13. Mehrrechnersystem nach Anspruch 8, dadurch g e k e n n -
z e i c h n e t , daß eine bereits bestehende Prioritäten-
folge für die Aufgabenverteilung durch eine neu auftretende
35 Aufgabe aufgrund des Prioritätsranges dieser Aufgabe inner-
halb des Betriebsrechners (BR) geändert wird.

14. Mehrrechnersystem nach Anspruch 1, dadurch gekennzeichnet, daß die Adreßleitung (ADRS/ADRE) in eine Senderechner-Adreßleitung (ADRS) und eine Empfangsrechner-Adreßleitung (ADRE) unterteilt ist.

5

15. Mehrrechnersystem nach Anspruch 1, dadurch gekennzeichnet, daß über die Transfersteuerleitung (TRST) die jeweilige Betriebsbereitschaft eines als Senderechner arbeitenden Arbeitsrechners (z. B. AR_0) und eines als Empfangsrechner arbeitenden Arbeitsrechners (z. B. AR_{15}) gleichzeitig abgefragt wird und daß über die Transfersteuerleitung (TRST) ein Interrupt-Signal von dem Betriebsrechner (BR) zu einem Arbeitsrechner (AR) oder umgekehrt übertragen werden kann.

15

16. Mehrrechnersystem nach Anspruch 1, dadurch gekennzeichnet, daß die Adreßgebersteuerleitung (AGST) dafür vorgesehen ist, daß ein Umschalt-Signal beim Laden eines Adreßgebers (AG) innerhalb des Arbeitsrechners (AR) zu diesem Arbeitsrechner (AR) übertragen wird und daß der Adreßgeber (AG) während eines Datentransfers inkrementiert wird.

17. Mehrrechnersystem nach Anspruch 1, dadurch gekennzeichnet, daß über die Zugriffssignalleitung (SPEA) Zugriffssignale zum Zwecke eines freizügigen Zugriffs zu dem Speicher eines beliebigen Arbeitsrechners (AR) übertragen werden.

18. Mehrrechnersystem nach Anspruch 16 oder 17, dadurch gekennzeichnet, daß jeweils für den Datentransfer zwischen zwei Arbeitsrechnern (z. B. AR_0 , AR_{15}) von einem Quittungssignal für ein gesendetes Anreizsignal ein folgendes Anreizsignal abgeleitet wird.

19. Mehrrechnersystem nach den Ansprüchen 16 - 18, dadurch gekennzeichnet, daß bei dem Datentransfer die beiden jeweils betreffenden Speicher gleichzeitig angesteuert

werden, wobei aus dem einen der beiden Speicher Daten gelesen und diese Daten in den anderen Speicher geschrieben werden, wozu aus dem Quittungssignal auf das Lesesignal ein Schreibsignal abgeleitet wird.

5

20. Mehrrechnersystem nach Anspruch 1, dadurch gekennzeichnet, daß der Betriebsrechner (BR) mittels eines Betriebsartensignals in unterschiedlicher Weise einen unmittelbaren Zugriff zu dem Speicher eines Arbeitsrechners (z.B. 10 AR_0) zum Lesen bzw. Schreiben hat, wobei der Betriebsrechner (BR) die Bedingungen des internen Bus der betreffenden Arbeitsrechners (z.B. AR_0) erfüllt.

21. Mehrrechnersystem nach Anspruch 20, dadurch gekennzeichnet, daß der Betriebsrechner (BR) den Speicher des betreffenden Arbeitsrechners (z.B. AR_0) mit einem oder mehreren Befehlszyklen auf die gleiche Weise anspricht, wie der Betriebsrechner (BR) seinen eigenen Speicher anspricht. 15

22. Mehrrechnersystem nach Anspruch 20, dadurch gekennzeichnet, daß der Betriebsrechner (BR) nicht mit einem oder mehreren Befehlszyklen, sondern mit einem oder mehreren Direkt-Speicher-Zugriffen (DMA-Zyklen) den Speicher des betreffenden Arbeitsrechners (z.B. AR_0) anspricht. 20

25

23. Mehrrechnersystem nach Anspruch 1, dadurch gekennzeichnet, daß der Speicher des Betriebsrechners (BR) während eines Datentransfers zwischen zwei Arbeitsrechnern (z.B. AR_0 , AR_{15}) alle Daten parallel zu dem Speicher des betreffenden empfangenden Arbeitsrechners (z.B. AR_{15}) zum Zwecke einer Datensicherung aufnimmt. 30

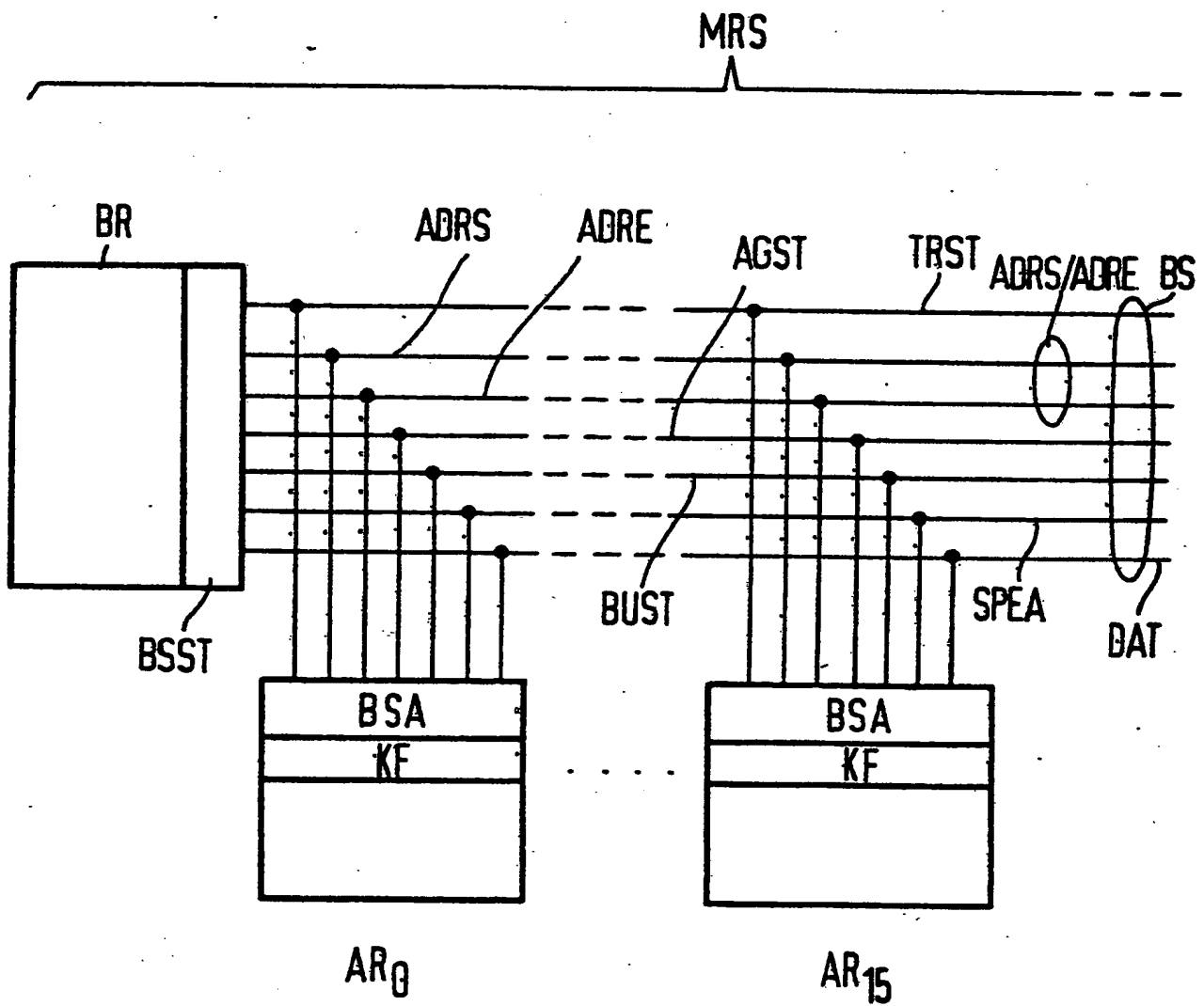
24. Mehrrechnersystem nach Anspruch 8, dadurch gekennzeichnet, daß alle Arbeitsrechner ($AR_0 \dots AR_{15}$) zeitlich unabhängig ein Anforderungssignal zum Zwecke eines Datentransfers an den Betriebsrechner (BR) senden können, ohne daß der Betriebsablauf beeinträchtigt wird. 35

25. Mehrrechnersystem nach den vorhergehenden Ansprüchen, dadurch gekennzeichnet, daß der Betriebsrechner (BR) zur Erhöhung der Betriebssicherheit in an sich bekannter Weise gedoppelt ist.

5

26. Mehrrechnersystem nach einem der Ansprüche 1 - 24, dadurch gekennzeichnet, daß die für die Kommunikation innerhalb des Mehrrechnersystems (MRS) erforderlichen Transistorfunktionen auf jeweils einem Chip, nämlich
10 einem Chip eines ersten Typs für die Arbeitsrechner (AR) bzw. eines zweiten Typs für den Betriebsrechner (BR) angeordnet sind.

Fig. 1



2/2

FIG 2

